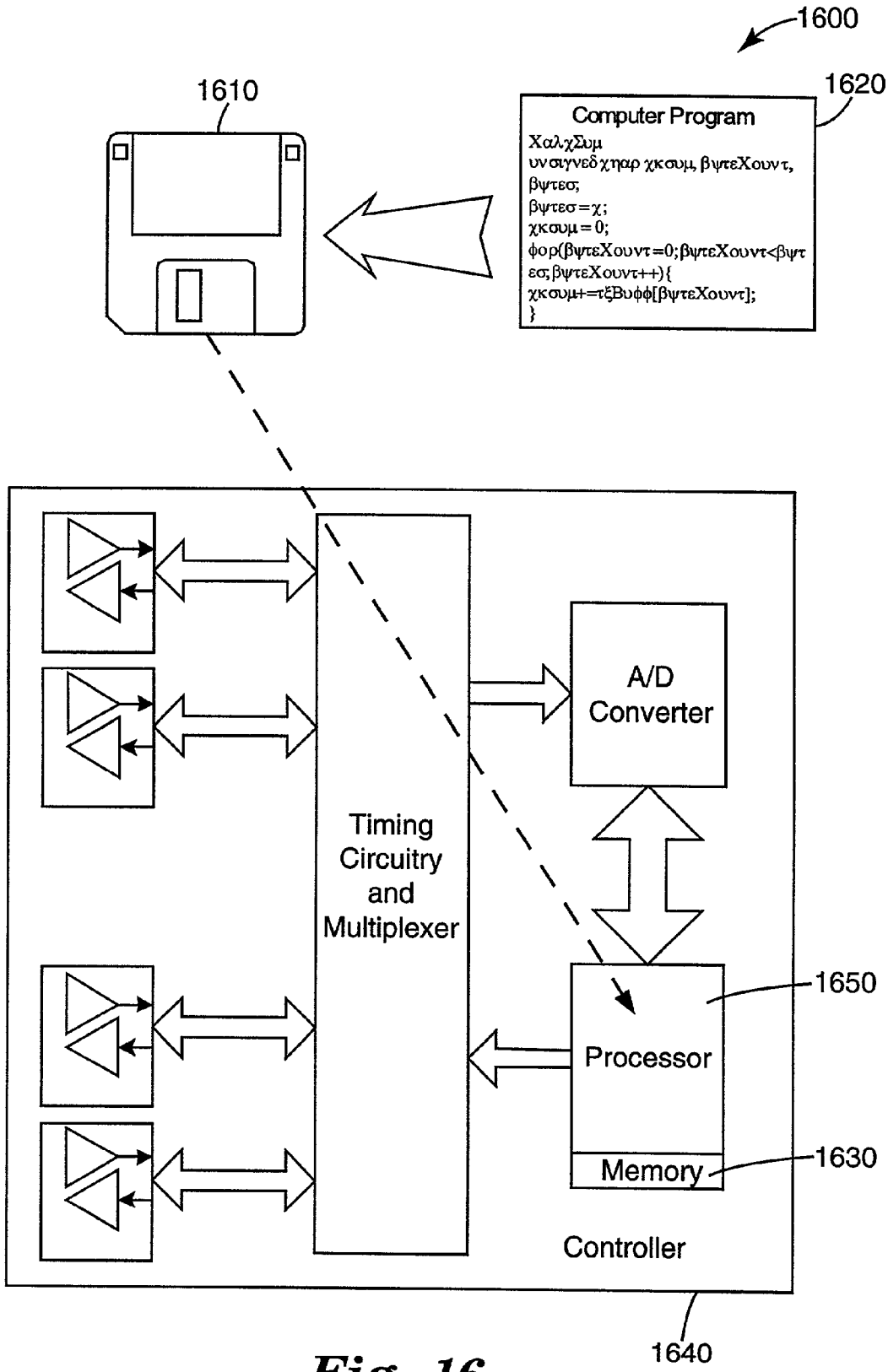
1600
1610
1620
Computer Program
ΧαλχΣυμ
υνσιγνεδχηαρ χκσυμ, βψτεΧουντ,
βψτεσ;
βψτεσ=χ;
χκσυμ=0;
φορ(βψτεΧουντ=0;βψτεΧουντ<βψτ
εσ;βψτεΧουντ++){
χκσυμ+=τξΒυφφ[βψτεΧουντ];
}
A/D
Converter
Timing
Circuitry
and
Multiplexer
1650
Processor
Memory
1630
Controller
1640

Fig. 16